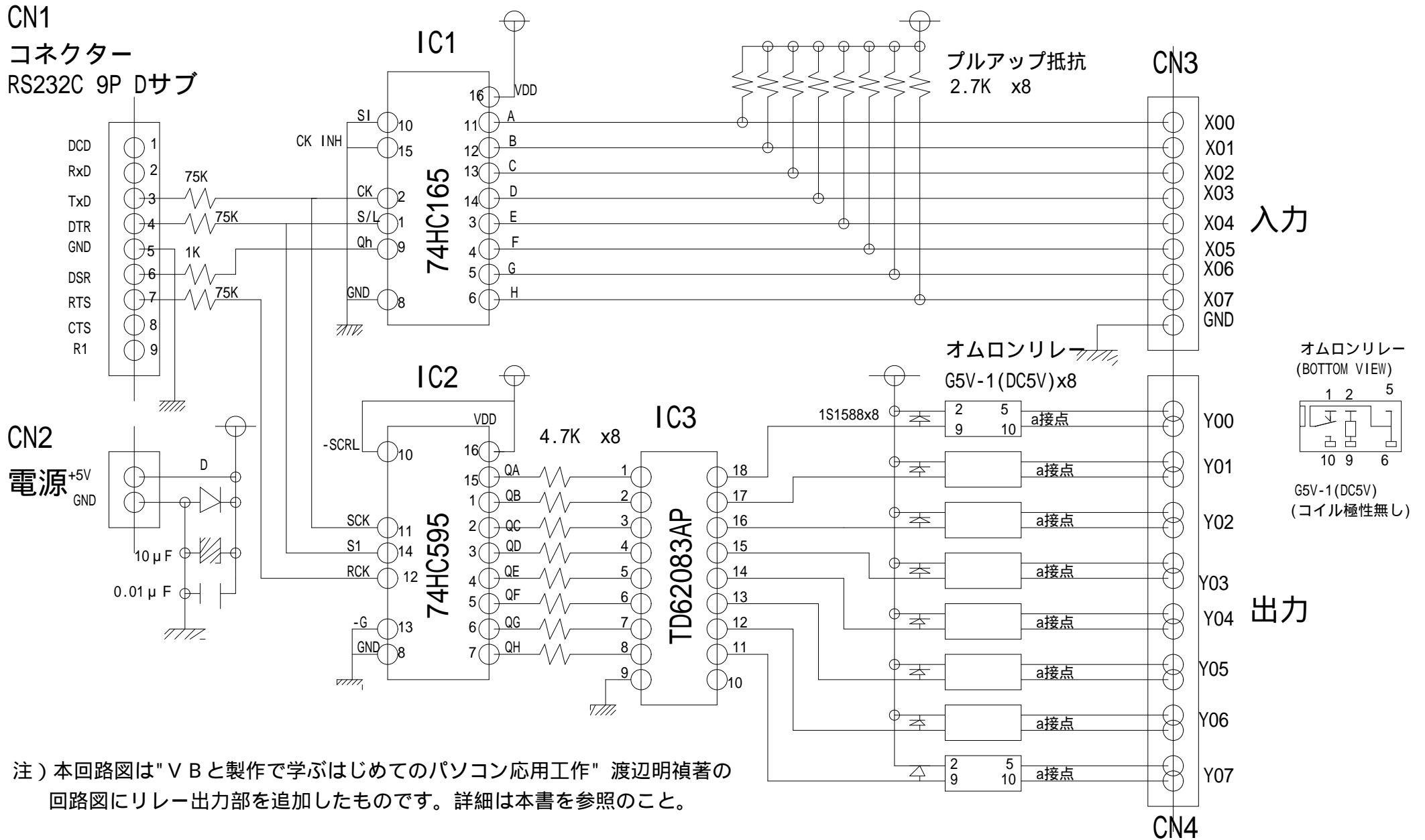


# シリアル・インターフェイス I/O 回路図



注) 本回路図は"VBと製作で学ぶはじめてのパソコン応用工作" 渡辺明禎著の回路図にリレー出力部を追加したものです。詳細は本書を参照のこと。